

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 9 月 29 日 (29.09.2005)

PCT

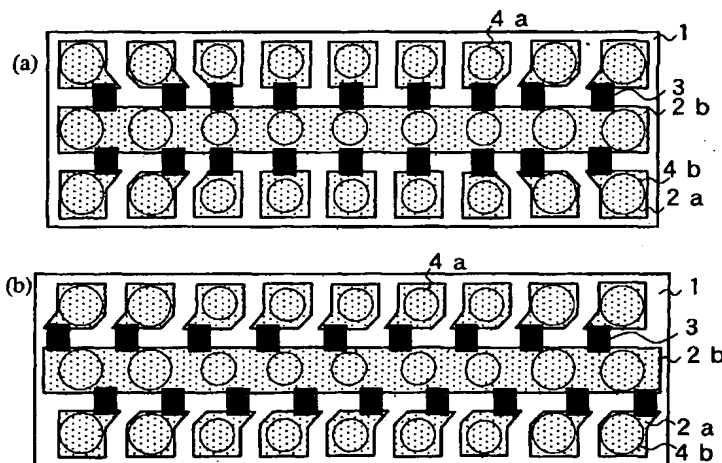
(10) 国際公開番号
WO 2005/091313 A1

- (51) 国際特許分類⁷: H01C 13/02 野県上伊那郡箕輪町大字中箕輪 1 4 0 1 6 番 3 0 号 Nagano (JP).
- (21) 国際出願番号: PCT/JP2005/000760
- (22) 国際出願日: 2005 年 1 月 21 日 (21.01.2005) (72) 発明者; および
- (25) 国際出願の言語: 日本語 (75) 発明者/出願人 (米国についてののみ): ▲高▼山 利治 (TAKAYAMA, Toshiharu) [JP/JP]; 〒3994601 長野県上伊那郡箕輪町大字中箕輪 1 4 0 1 6 番 3 0 号 箕輪興亜株式会社内 Nagano (JP). 鈴木 隆介 (SUZUKI, Ryuusuke) [JP/JP]; 〒3994601 長野県上伊那郡箕輪町大字中箕輪 1 4 0 1 6 番 3 0 号 箕輪興亜株式会社内 Nagano (JP). 中森 健文 (NAKAMORI, Takefumi) [JP/JP]; 〒3994601 長野県上伊那郡箕輪町大字中箕輪 1 4 0 1 6 番 3 0 号 箕輪興亜株式会社内 Nagano (JP).
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2004-086573 2004 年 3 月 24 日 (24.03.2004) JP
特願2004-179092 2004 年 6 月 17 日 (17.06.2004) JP
特願2004-224064 2004 年 7 月 30 日 (30.07.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): 箕輪興亜株式会社 (MINOWA KOA INC.) [JP/JP]; 〒3994601 長

[続葉有]

(54) Title: ELECTRONIC COMPONENT

(54) 発明の名称: 電子部品



(57) Abstract: An electronic component in which circuit elements and external terminals for the circuit elements composed of conductive projections (9) are provided on one side of a substrate (1). The structure of the electronic component withstands an external force after the electronic component is mounted. The constituent elements of each unit circuit element are a pair of electrodes (2), resistors (3) or dielectric bodies in contact with the electrodes (2). A part of the electrodes (2) are exposed as lands (4). The circuit elements are covered with overcoat (7). The conductive projections (9) include fixing members, and are fixed to the lands (4) by means of the fixing members. The areas of at least three lands (4b) of the lands (4) are larger than those of the other lands (4a). When the conductive projections (9) are fixed only to the lands (4b) having the larger areas, the electronic component can stand alone in a state that the conductive projections (9) are in contact with the ground. All the conductive projections (9) are formed by fixing conductive balls (10) of substantially the same dimensions to the whole surfaces of the lands (4).

(57) 要約: 基板 (1) の一方の面に複数の回路素子及び導電性突起 (9) からなる当該回路素子の外部端子を有する電子部品において、実装後に外力に耐え得る構造とする。そこで単体の回路素子は、対となる電極 (2) と、当該電極 (2) に接触する抵抗体 (3) 又は誘電体を構成要素とし、当該電極 (2) の一

[続葉有]



(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM); ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,

IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

規則4.17に規定する申立て:

— USのみのための発明者である旨の申立て (規則4.17(iv))

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

部をランド(4)として露出させつつ前記回路素子がオーバーコート(7)により被覆され、前記導電性突起(9)は固着部材を含み、当該固着部材により前記ランド(4)に固着され、前記ランド(4)のうち少なくとも3つのランド(4b)が他のランド(4a)よりも面積が大きく、前記面積の大きいランド(4b)にのみ導電性突起(9)が固着された場合に当該導電性突起(9)と平地とが接触した状態で電子部品が自立可能であり、全ての導電性突起(9)が実質的に同一寸法の導電性ポール(10)とランド(4)全面との固着で形成されることとする。

明 細 書

電子部品

技術分野

- [0001] 本発明は、基板の一方の面に、複数の回路素子、及び導電性突起からなる当該回路素子の外部端子を有する電子部品に関するものである。

背景技術

- [0002] 基板の一方の面に、複数の回路素子、及び導電性突起からなる当該回路素子の外部端子を有する電子部品については、米国特許第6, 326, 677号公報及び国際公開WO97/30461号公報にその開示がある。
- [0003] またICチップ21の底面四隅に拡大ランドを設け、実装状態での外力に耐えうるICチップ21とする技術については、特開2003-031728号公報にその開示がある(図10)。

特許文献1: 米国特許第6, 326, 677号公報

特許文献2: 国際公開WO97/30461号公報

特許文献3: 特開2003-031728号公報

発明の開示

発明が解決しようとする課題

- [0004] しかしながら基板の一方の面の面積を、複数の回路素子と導電性突起とで占領する電子部品にあっては、単に外力に耐え得る構造とすべく、徒にランドを大きくすることが得策でない場合がある。その理由は、導電性突起を有しない電子部品に比して、導電性突起が存在する分だけ余計に基板面が占領されている中で、所定の特性を備えた回路素子を配置する面積を確保する必要があるためである。このことは、電子部品の小型化が進むに従い、特に考慮すべきことである。
- [0005] そこで、基板の一方の面の面積を、複数の回路素子と導電性突起とで占領する電子部品では、その構造の特殊性を十分考慮し、回路素子と導電性突起が搭載されるランドとの配置や基板面積占有率等を考慮した上で、外力に耐え得る構造とする必要がある。かかる外力とは、機械的応力(衝撃)、熱応力(衝撃)等である。

- [0006] 本発明が解決しようとする課題は、基板の一方の面の面積を、複数の回路素子と導電性突起とで占領する電子部品において、実装後の外力に耐え得る構造とすることである。

課題を解決するための手段

- [0007] 上記課題を解決するため、本発明の電子部品は、基板1の一方の面に、複数の回路素子、及び導電性突起9からなる当該回路素子の外部端子を有する電子部品において、単体の回路素子は、対となる電極2と、当該電極2に接触する抵抗体3又は誘電体を構成要素とし、当該電極2の一部をランド4として露出させつつ前記回路素子がオーバーコート7により被覆され、前記導電性突起9は固着部材を含み、当該固着部材により前記ランド4に固着され、前記ランド4のうち少なくとも3つのランド4bが他のランド4aよりも面積が大きく、前記面積の大きいランド4bにのみ導電性突起9が固着された場合に当該導電性突起9と平地とが接触した状態で電子部品が自立可能であり、全ての導電性突起9が実質的に同一寸法の導電性ボール10とランド4全面との固着で形成されることを特徴とする。以下、前記面積の大きなランドを「ランド4b」と、前記他のランド(通常のランド又は面積の小さなランド)を「ランド4a」と、ランド4aとランド4bとを総称する場合には「ランド4」と記す。
- [0008] 上記「電子部品」は、複数の抵抗素子が共通電極2bにより連結されているネットワーク抵抗器(例えば図1に示したもの等)や、抵抗素子とキャパシタとが連結されている、いわゆるCR部品の他、独立の個々の抵抗素子又はキャパシタが単体の基板1面に複数配置されている、いわゆる多連抵抗器や多連キャパシタを含む。またこれらの回路素子を樹脂層やセラミック層等で多層化したものを含む。
- [0009] 上記「基板1」は、アルミナ等のセラミックや、ガラス繊維混入エポキシ系樹脂成形体からなるもの等である。前記セラミックは、他の材料に比して剛性に優れるため好適である。その理由は、基板1に回路素子が直接形成される構造の電子部品にあつては、外力による基板1の変形は、抵抗値や容量値が定格値から外れることにつながり易く、それを極力防止できるためである。このように基板1が剛性を有することが好ましいことや、基板1に回路素子が直接配される構造は、上記ICチップ21についての技術(特開2003-031728号公報)にはなく、当該技術と本発明とは技術思想を本質的

に異にする。また本発明の電子部品は、導電性突起9を有しているが故に当該導電性突起9に外力が付与され易い。そのため基板1が撓み、各回路素子の抵抗値や容量値が変化する蓋然性がある点で、導電性突起9を有さない表面実装型電子部品とは、本発明と技術思想を本質的に異にする。

[0010] 上記「基板1の一方の面に、複数の回路素子、及び導電性突起9からなる当該回路素子の外部端子を有する」とした第1の理由は、製造を容易にできる利点があるためである。即ち基板1の両面に回路素子等の部材を形成するには、一方の基板1面の部材の配置と、他方の基板1面の部材の配置との位置合わせの微調整が必要な場合がある。かかる調整は、基板1の両面を同時に見ることができないため困難を伴う。また一方の基板1面に部材を配置する際に、他方の基板1面の清浄さを維持する必要や、既に当該他方の基板1面に配置した部材を損傷しないよう配慮する必要があり、製造工程設計に多大な制限を課すこととなる。その点本発明のように、基板1の一方の面に回路素子及び導電性突起9を配置している構成では、そのような困難性や制限が無い若しくは少ない。尚、通常は電子部品に何らかの表示をするが、かかる表示は、前記他方の基板1面上(表示を目立つようにする色彩の介在膜があってもよい)に施されるのが一般的と考えられる。その場合、前記他方の基板1面のように回路素子が何ら形成されていないため、表示工程を経ることによる回路素子へ与える悪影響(応力付与、熱衝撃付与等)を考慮する必要がなく、有利である。

[0011] 第2の理由は、ランドを基板1の一方の面、他の回路素子構成部材を他方の面に配置する電子部品のように、全てのランド面積をある程度大きくすることができる電子部品との区別を明確にするためである。上記製造を容易にできる結果、ランド及び他の回路素子構成部材を基板1の一方の面に配置する電子部品は、ランド4の基板1面を占有できる面積が、他の回路素子構成部材との関係で制限される。かかる制限は、ランド4面積の減少による回路板12との固着領域減少に繋がるため、本発明の課題解決が特に困難な構成を前提としていると言える。

[0012] 上記「導電性突起9」には、いわゆるハンダボール10等の導電性ボール10をランド4に搭載・固着したものや、いわゆるサブストラクト法、アディティブ法により形成されるバンプ、及び導電ペーストを印刷等の手法で突起状に形成し、固化させたもの等を

含む。

[0013] 上記「オーバーコート7」は、エポキシ系等の樹脂からなる膜、ガラス膜、これらの2以上の層からなる膜であってもよい。またこのオーバーコート7は、ランド4を形成し、且つ回路素子を被覆するものである。厚膜形成する際のパターンニングの容易さ等を考慮すると、ランド4以外の領域を全て被覆してもよい。またランド4がガラスオーバーコートの開口、及びそれよりも上層の樹脂オーバーコートの開口により形成される場合、ガラスオーバーコートの開口径の方が樹脂オーバーコートの開口径よりも小さい構成にすることが好ましい。かかる構成では、導電性ボール10とランド4との固着部材にハンダを用いる場合に、熔融ハンダと主に直接接触するのはガラスオーバーコートである。するとオーバーコートとランド4を構成する電極との隙間へ熔融ハンダが浸入するのを、ガラスが阻止できる。熔融ハンダと主に直接接触するのが樹脂オーバーコートであれば、オーバーコートとランド4を構成する電極との隙間へ熔融ハンダが比較的浸入し易く、前記固着部材の本来の役割を十分に発揮し難い位置にハンダが移動するおそれがあると考えられる。

[0014] 上記「ランド4に固着」は、主として固着部材としてのハンダを用いた固着を言う。ランド4表面と上記導電性突起9は、ある程度の前記ハンダとの濡れ性が良好であることが求められるから、前記ハンダは、ランド4の略全域に亘り存在することとなる。そのことから、ランド4bに固着された導電性突起9は、他の導電性突起9に比して、強固に固着されることとなる。導電性ボール10を支える前記ハンダ量が多く、且つ導電性ボール10の周囲から支持する前記ハンダのランド4bと固着する面積が、ランド4aのものに比べ大きいためである。

[0015] 「前記ランド4のうち少なくとも3つのランド4bがランド4aよりも面積が大」とするのは、導電性突起9の固着力を高め、本発明の電子部品を電子機器等の回路板へ、クリームハンダ等により実装した後に外力に耐え得る構造とするためである。ランド4b面積は、ランド4a面積の約1.4倍程度とすることが好適であることが後述の試験により実証されている。しかし、かかる面積比が好適か否かは、種々の前提(ランド4a、4bの面積の絶対値、外力の程度等)を要するため、かかる面積比を構成要件とはしなかった。かかる面積比は、小さい方が上記パターン設計上好ましいことは言うまでもない。

[0016] ここで、一つの電子部品が多数のランド4を有し、当該ランド4が3種以上の面積値からなる場合は、最も小さい面積値のランド4が、上記「ランド4a」となり、残る2種以上の面積値のランド4が、ランド4bとなる。

[0017] 「前記ランド4bにのみ導電性突起9が固着された場合に当該導電性突起9と平地とが接触した状態で電子部品が自立可能」であることを構成要件としたのは、強固に固着される導電性突起9を実装状態でバランス良く配置するためである。ここで「自立可能」とは、当該導電性突起9のみ平地に接触し、基板1を平地に接触させることなく支持可能なことを意味する。このバランスの良さにより、実装後のあらゆる方向からの外力にも耐え得る構造とすることができる。例えば、後述する基板1外端のうち、四角形の基板1の四隅に位置するランド4面積を大きくする。上記「自立可能」であるか否かは、前記バランス良い配置であるか否かの一つの指標となる。

[0018] 「全ての導電性突起9が実質的に同一寸法の導電性ボール10とランド4全面との固着で形成される」ことにより、ランド4bに配置された導電性ボール10が固着部材により広範囲に支持されることとなる。その結果固着面積が大きい分だけ、ランド4bと上記固着部材との固着力が大きくなる効果が得られる。従って、ランド4bにおける導電性ボール10の固着強度が高くなり、回路板12への実装状態で外力に耐え得る電子部品を得ることができるため、本発明が解決しようとする課題を解決できる。

[0019] ランド4bにおける導電性ボール10の固着強度を高め、回路板12への実装状態で外力に耐え得る電子部品を得る観点からは、ランド4b数は多い方が好ましい。しかしながら、前述のように一定の回路素子特性を確保する観点から、抵抗体及び／又は誘電体や電極との基板1占有面積バランスを考慮する必要がある。かかる観点からランド4bは、全ランド4の数の概ね $1/3$ 乃至 $1/2$ 、且つ基板1を全ランド4が占める面積比が概ね22乃至27%であることが好ましい。

[0020] 上記本発明の電子部品及びそれを基本とした好ましい構成の電子部品において、ランド4bが、基板1外端と近接する位置にあることが好ましい。基板1外端には外力が付与され易いため、当該外端における導電性ボール10とランド4との固着強度を強くすることが、より外力に耐え得ることに繋がると考えられるためである。

[0021] 上記本発明の電子部品及びそれを基本とした好ましい構成の電子部品において、

導電性ボール10とランド4全面とが、各々のランド4面積値に略比例した量の固着部材にて固着されることが好ましい。前記「略比例した」とは、例えば通常のスクリーン印刷技術によりクリームハンダ等の固着部材を各々のランド4上に配置する際に、スクリーンの開口面積を各々のランド4面積と一致させた場合の固着部材の量とランド4の面積との関係をいう。即ち、通常のスクリーン印刷のスクリーン開口部からの吐出物量のばらつき程度の誤差を含むことを意味するために「略」の語を用いた。

[0022] 上記各々のランド4面積値に略比例した量の固着部材は、ランド4bではランド4aよりも多く存在する。すると固着部材と導電性ボール10との固着力が大きくなる効果が得られると考えられる。当該効果に加え、上述したランド4の面積が大きい分だけ、ランド4bと固着部材との固着力が大きくなる効果が得られる結果、更に、回路板12への実装状態で外力に耐え得る電子部品を得ることができる。

[0023] また上記「実質的に同一寸法の導電性ボール10」は、各々の導電性ボール10の直径が、ある程度の誤差範囲内にあることをいう。その「ある程度の誤差範囲」は、電子部品を回路板12へ実装する際の全ての導電性ボール10と回路板のランド13との固着を阻害しない程度の導電性ボール10径のばらつき許容範囲を言い、その範囲は例えば銅ボール10（表面を被覆するハンダを除く）の場合、一つの電子部品に用いられる導電性ボール10径の〔最大値－最小値〕／〔平均値〕が概ね5%以下である。

[0024] 本発明が、上記課題を解決できる他の要因には、ランド4bに配置される導電性突起9の太さが、ランド4aに配置される導電性突起9の太さよりも大きくなることも考えられる（図5、図6）。またその太さが大きくなる原因を、各々のランド4面積値に略比例した固着部材量の導電性ボール10への堆積とすることができる。ここで「堆積」とは、例えばランド4への固着部材としてのクリームハンダ8が、ハンダ濡れ性の良好な導電性ボール10表面（例えばハンダで被覆している）を覆うことを含む。従って後述のように、ランド4bに配置される導電性突起9の太さを大きくするのに、特段の工程を要しないため製造を煩雑にしない場合が多い。

[0025] 従来技術（特開2003-031728号公報）では、その図2乃至4及び7にて、拡大ランド上に存在するクリームハンダを図示している（本願図10に図示）。かかるクリーム

ハンダにより同図のように柱状のものを形成するには、該従来技術の明細書に明記されていない工程を要するか、煩雑な工程を有すると考えられる。その理由は、クリームハンダを通常のランド及び拡大ランドに同様の手法(例えばスクリーン印刷等)により供給し、当該クリームハンダを溶融・固化したとしても、同図のように拡大ランド上に柱状のクリームハンダが形成されるに十分なクリームハンダ量を確保できないからである。同図のように柱状になるまでクリームハンダを、他の通常のランドに対する方法と同様の方法(例えばスクリーン印刷等)で供給すると、隣合う通常のランド同士の短絡は避けられないと思われる。クリームハンダ量が過剰だからである。従って従来技術(特開2003-031728号公報)では、回路板23の拡大ランドに対応するランドと、他の通常のランドに対応するランドとに供給するクリームハンダ量を異ならせるために必要な工程を設けている。例えばディスペンサにより回路板23の各ランド上に供給するクリームハンダ量を異ならせる等である。

[0026] その点本発明では「実質的に同一寸法の導電性ボール10とランド4全面とが、各々のランド4面積値に略比例した量の固着部材にて固着される」ものであるため、第1に、ランド4に載置等される導電性ボール10寸法は、ランド4a、4bを問わず、同一のものをを用いることができ、搭載作業を複雑にしない。第2に、各々のランド4面積値に略比例した量の固着部材にて固着することから、例えば上記スクリーン印刷による場合は、用いるスクリーンの開口面積を各々のランド4大とすれば足り、特定のランド4bにのみクリームハンダ8を追加する等の特別な工程を要しない。第3に、面積の大きなランド4bの面積は、ランド4aの面積の、後述するように約1.4倍程度で本発明の課題を解決できるため、ランド4b配置位置は、基板1の四隅に限られず、図1に示すように、外端に位置するランド4よりも内側に位置させることができる。以上の従来技術に比した本発明の差異点・利点がある。

[0027] 具体的には、例えば、表面がハンダ濡れ性に優れる導電性ボール10を、クリームハンダ8が配置されたランド4に搭載し、リフロー工程等を経てクリームハンダ8を前記導電性ボール10側面に堆積させる等である。かかる方法による結果、ランド4a上に固着された導電性突起9は図5(a)のように、導電性ボール(例えばハンダボール10)側面に堆積する固化したクリームハンダ11厚みが、ランド4b上の導電性ボール10

のそれよりも小さくなる(図5(b))。この違いは、ランド4面積の違いに伴う、クリームハンダ量の違いに起因する。

[0028] この方法では、ランド4a, 4bのいずれにも、上記「実質的に同一寸法の導電性ボール10」を載置すれば足りるため、異なる径の導電性ボール10を同一基板1面上に載置するといった煩雑な作業を回避できる。また、異なる径の導電性ボール10の載置の結果、基板1面からの導電性ボール10高さが、単一電子部品で異なるといった、電子機器回路板等への実装の困難さを回避できる、大きな利点を得ることができる。

[0029] ここで、ランド4bに固着された導電性突起9の最大太さが、ランド4aに固着された導電性突起9の最大太さの約1.2倍以上であることが、外力に耐える構造とするには好適であることが、後述の試験により実証されている。しかし、かかる太さの好適な比の決定には、種々の前提(例えば導電性突起9最大太さの絶対値、外力の程度等)を要するため、かかる比を構成要件とはしなかった。

[0030] 上記本発明の電子部品は、基板1の一方の面の面積を、複数の回路素子と導電性突起9とで占領する電子部品の構造の特殊性を十分考慮している。ここで更に本発明の電子部品の構造の特殊性を考慮すると、例えば、外力により基板1が撓み、抵抗値等の回路素子特性値が変化する蓋然性を考慮すると、前述のように基板1を高い剛性のセラミック基板1とすることが好ましい。

[0031] 上記本発明の電子部品及びそれを基本とした好ましい構成の電子部品において、上記「ランド4b」が、四角形、楕円形、四隅に丸みを有する四角形のいずれか(以下、四角形等という)であること、及び／又はランド4bにおいて基板1の長辺方向寸法が、短辺方向寸法より大であることが好ましい(図2(a)、(b))。四角形等とすることが好ましい理由は、ランド4面積を大きくできるためである。ランド4面積が大きくなると、そこに配されるランド4面積値に略比例した量のクリームハンダ8、エポキシ系導電性接着剤等の固着部材を、上記導電性突起状部材9の固着に十分な量を確保することができる。かかる固着部材の量が十分であると実装後の外力に耐え得る構造とすることができる。

[0032] ここで、ランド4形状を上記四角形等にすることでランド4面積を大きくできる理由は、従来の円形ランド4の輪郭よりも外側にランド4領域を確保できるためである。即ち

円形ランド4の直径と同一寸法を一辺とする正方形が該円形よりも $4/\pi$ 倍面積が大きいと同様にランド4面積を大きく確保できるためである。

[0033] 従って、基板1の一方の面の面積を、複数の回路素子と導電性突起9とで占領する電子部品において、全て又は大部分(過半数)のランド4を、上記四角形等にする事により、「ランド4b」を設けるまでもなく基板1のランド4面積占有率を大きくできるため、回路板12への実装状態での電子部品の固着強度を高めることができ、外力に耐え得る電子部品を提供することが可能である。

[0034] また従来、通常円形だったランド4を、例えば図2に示すように基板1の一方の面の面積を、複数の回路素子と導電性突起9とで占領する電子部品の全てのランド4において、基板1の長辺方向寸法が短辺方向寸法より大であることが好ましい理由は、上記固着部材が基板1の長辺方向に沿って補強することとなるためである。基板1は外力により、通常長辺方向に沿って変形する。前記補強はその基板1の変形を抑制するよう作用する。従って本構造の電子部品は、実装後の外力に耐え得る構造であり、本発明が解決しようとする課題を解決できる。かかる作用は、ランド4b及び／又はランド4aにおいて、基板1の長辺方向寸法を短辺方向寸法より大とした場合にも得ることができる。

[0035] また例えば基板1の一方の面の面積を、複数の回路素子と導電性突起9とで占領する電子部品であっても、抵抗体3又は誘電体の大きさを従来から変える必要が無く、当該回路素子の特性を損なうことがない。

[0036] 上記四角形等のうち「四角形」は、長方形、正方形、ひし形、台形またこれらを若干変形した形状を含む。

[0037] また上記本発明の電子部品及びそれを基本とした好ましい構成の電子部品が抵抗器の場合において、基板1上に抵抗体3が形成され且つ当該抵抗体3の上に直接電極2が形成された当該電極2が、ランド4bを構成することが更に好ましい。抵抗体3と電極2とが重なっている電極2領域にもランド4を形成でき、より大きなランド4b面積を確保することができるためである。基板1上に電極2が形成され且つ当該電極2の上に直接抵抗体3が形成される、従来から採用されてきた構成では、抵抗体3と電極2とが重なっている電極2領域にランド4を形成できないか若しくは非常に困難である。

[0038] 上記本発明の電子部品及びそれを基本とした好ましい構成の電子部品が抵抗器の場合において、ランド4bから延在する電極2と抵抗体3とが重なり合って接続される領域は、前記ランド4bの中心と、前記対となる他端の電極2との最短経路を結ぶ直線上を避けて存在することが好ましい。電極2と抵抗体3とが重なり合う領域の、電流方向における距離が確保できるためである。かかる距離は、一定以上なければ抵抗素子端子間に過大な電圧を付与したときに、過大なジュール熱発生に起因した抵抗値変動等の、抵抗素子特性維持上の問題を生じる。しかし一部のランド面積を大きくすることにより、当該ランド4bから延在する電極2と抵抗体3との重なり合う面積や、前記距離を、特定の抵抗素子のみ小さくせざるを得ない場合が生じ得る。そのような前記直線上を避けて電極2と抵抗体3との重なり合う領域を形成することで、前記距離を十分確保できる(図1、図2)。前記距離が十分確保できないと、電極2と抵抗体3との重なり合う部分で過大なジュール熱が発生し、当該抵抗素子の温度特性(例えばTCR)に悪影響を与える場合がある。

[0039] 電極2と抵抗体3とが重なり合う領域の、電流方向における距離の確保に際しては、抵抗体3の電流方向における端部位置を、ランド4bの中心と、前記対となる他端の電極2との最短経路を結ぶ直線上を避けて存在させることにより、仮に当該直線上に抵抗体3を配置した場合には、該抵抗体3の一部がランド4bと重なってしまう位置にも抵抗体3を配置できる場合がある利点がある(例えば図1(b)、図2(b)のランド4bと抵抗体3との位置関係)。

[0040] 即ち、上記本発明の電子部品及びそれを基本とした好ましい構成の電子部品において、ランド4bを含む対となるランド4に配置された導電性突起9を外部端子とする抵抗素子の抵抗体3の電流進行方向距離が、当該対となるランド4最短距離よりも大きいことが更に好ましい。この構成は、前記対となるランド4の両方がランド4bである場合や、前記対となるランド4の一方が共通電極2bに形成されている場合を含む。

[0041] 通常、電子部品が小型化してもその小型化率と同一以上のランド4の面積減少ができるわけではない。電子部品と回路板12との固着強度が一定以上要求されるためである。従って上記好ましい構成は、電子部品の小型化が進むに従い有利となる。

[0042] 上記好ましい構成を備えた抵抗素子は、上記対となる上記電極2と抵抗体3とが重

なり合う領域間距離を大きく維持でき、またランド4bをバランス良く配置することが可能である。従って、セラミック基板1の一方の面の面積を、複数の抵抗素子と導電性突起9とで占領する抵抗器において、所定の抵抗素子特性を維持しつつ、実装後の外力に耐え得る構造とすることができる。従来は、基板1面のうち隣り合う抵抗素子間を絶縁するための基板1領域が過剰に設けられていると考えられる。しかし上記好ましい構成により当該領域を有効活用できている。

- [0043] 上記ランド4bが、長方形の基板1の短辺側の両外端と近接する位置に存在することが好ましい。本発明の電子部品が、回路板(実装基板)12に実装された後に繰り返しの熱衝撃が当該実装体に付与されると、回路板12の熱膨張率・収縮率と基板1の熱膨張率・収縮率との違いが「外力」となり、実装当初の基板1のランドと、回路板12のランド13(電子部品の導電性突起9が固着される回路板12部分)との相対位置がずれる場合がある。かかる相対位置のずれは、基板1と回路板12の全域に亘り均等に生ずる結果、基板1の中心位置から離れた位置で顕著となる。従って基板1が長方形である場合は、長辺方向両端部(基板1の短辺側の両外端と近接する位置)が位置ずれの顕著な領域となる。そこで当該領域を回路板12に強固に固着するよう、基板1面のランド4面積を大とすることにより、前記「外力」がある場合、それに最も適切に耐える電子部品構造とすることができ、且つ他のランド4面積を大きくすることは特段求めないから、所定の回路素子特性を維持することもできる。

- [0044] 上記本発明の電子部品及びそれを基本とした好ましい構成の電子部品において、ランド4bが導電性ボール10保持手段を有することが更に好ましい。ランド4の面積が大きくなると、その上に配置される導電性ボール10の固着位置ずれが懸念される。特にランド4b形状が四角形等である場合は、円形である場合に比して、ランド4bと導電性ボール10との固着部材にハンダを用いる際の溶融ハンダの表面張力に起因した、導電性ボール10の位置補正効果が期待し難い場合がある。前記導電性ボール10保持手段の具体例は、ランド4bを構成するメタルグレーズ系材料等の導電性膜の下基板1面に、予めボール10を保持し得る突起状の部材を配置しておく手段である。かかる手段によれば、当該突起状部材14は、前記導電性膜を隆起させるように存在し、導電性膜形成後も導電性膜上でボール10を保持する効果を有する。突起

状部材14の基板1面への配置は、例えばガラスや樹脂等のペーストのスクリーン印刷等による(図9)。

[0045] 上記導電性突起9が、鉛を実質的に含まない場合、本発明は特に有用である。一般に鉛を含有する導電性突起9(主としてハンダ等の低融点合金)は、鉛を実質的に含まない導電性突起9に比して剛性が低く、外力に対する緩衝材としての機能を有していたため、外力の影響による導電性突起9とランド4との固着状態の劣化が小さかった。しかし、鉛を含有しない導電性突起9は、かかる緩衝材としての機能に劣るため、外力の影響が比較的大きいためである。更に鉛は環境調和性の観点から電子部品に含有させることが好ましくないため、導電性突起9は、鉛を含まない低融点金属、例えばSn単体、Sn-Bi系合金、Sn-In-Ag系合金、Sn-Bi-Zn系合金、Sn-Zn系合金、Sn-Ag-Bi系合金、Sn-Bi-Ag-Cu系合金、Sn-Ag-Cu系合金、Sn-Ag-In系合金、Sn-Ag-Cu-Sb系合金、Sn-Ag系合金、Sn-Cu系合金、Sn-Sb系合金から選ばれるものの1以上を主体として用いることが望ましい。このことは、上記クリームハンダ8、及び導電性ボール10の両者について言える。

[0046] また上記電子部品及びそれを基本とした好ましい構成の電子部品において、電子部品を構成する各抵抗体3が全て実質的に同一形状であり、且つ隣接する抵抗体3間距離が実質的に同一であることが更に好ましい。抵抗素子に対し通電すると、必ず抵抗体3部分でジュール熱が発生する。当該ジュール熱が小さく、抵抗素子の特性(例えば抵抗温度特性(TCR)等)に殆ど影響しないなら問題とはならない。しかし、TCRに影響する程度のジュール熱が発生し、且つ電子部品の抵抗体3の配置によって、局部的に熱集中が生じる場合には、各々の抵抗素子の特性の違いが顕著となる場合がある。かかる局部的な熱集中を防ぐのに有効なためである。例えば図1(b)に示す電極2、抵抗体3の各配置にすることにより、前記熱集中を防ぐことができる。

[0047] かかる観点等からは、導電性突起9が、銅を主体とすることが更に好ましい。銅はハンダ等に比べて熱伝導率が非常に高く、抵抗素子が発するジュール熱を素早く実装回路板12へと逃がすことができることから仮にジュール熱が局部的に集中しうる抵抗体3の配置としても、抵抗素子特性の安定化を図ることができるからである。

[0048] また、銅は従来用いられてきたハンダ(例えば37Pb-63Sn合金)に比べ、熱膨張

率が約2/3と小さい。従って、基板1のランド4と固着させた後、加熱・冷却が繰り返される環境に曝したとしても、ランド4との剥離を起こすおそれも小さい。また銅はハンダに比べて非常に硬いため、導電性突起9となる、ボール10形状とした場合の取扱によって変形することが殆ど無く、基板1面からの多数の導電性突起9高さを一定にするのに有利である。

[0049] また上記銅の表面には、NiやSnめっき等の導電性被覆層が形成されていることが更に好ましい。導電性突起9のハンダ濡れ性向上等のためや、銅表面の酸化を防止するためである。銅表面が酸化すると、実装板への実装時のハンダとの合金化が難しく、適切な実装板やランド4との固着状態が得られ難い。

[0050] ここで、上記銅を主体としたものは、純銅、銅を主体とする合金や、純銅、銅を主体とする合金の表面にSn単体やSnを含む合金等のハンダ層をめっき等の手法で形成したもの等である。

[0051] 尚、上記銅に代えて金を用いることもできる。金を用いた場合の利点は、表面の酸化防止層を必ずしも要さないこと、及び、ハンダと同等又はそれ以上の柔軟性を有するため、剛性が低く、外力に対する緩衝材としての機能を有していたため、外力の影響による導電性突起9とランド4との固着状態の劣化が小さいことである。

[0052] また上記電子部品及びそれを基本とした好ましい構成の電子部品において、面積が大きいランド4bがメタルグレーズ系材料からなり、当該ランド4b全面が固着部材で被覆されていることが好ましい(図5(b))。メタルグレーズ系材料は、アルミナ等からなるセラミック基板1面に強固に固着する。この固着力は通常、いわゆるガラス繊維混入エポキシ樹脂系基板面上に形成(固着)された銅箔の固着力よりも大きい。特に周囲環境が高温になるに従って固着力の差が大きくなる。メタルグレーズ系材料及びセラミックの耐熱性が高いからである。また当該ランド4b全面に固着部材を有することから、導電性突起9とランド4b面との固着力も確保される。従って導電性突起9が固着された状態で導電性突起9に外力が付与されたとしても、基板1とランド4bとの界面での剥がれを有効に抑制することができる。ランド4bのみならず、ランド4aについても、メタルグレーズ系材料からなり、当該ランド4a全面が固着部材で被覆されていることが更に好ましいことは言うまでもない。ここで、ランド4bはランド4aに比して面積

が大きいため、メタルグレーズ系材料からなり、その全面が固着部材で被覆されることによる前記固着強度増大効果は、より大きい。

- [0053] また、上記メタルグレーズに代えて導電性接着剤を用いることもできる。例えばエポキシ系やアクリル系樹脂等を主成分とする導電性接着剤は、アルミナ等のセラミック等からなる基板1面に、上記メタルグレーズ系材料と同等に強固に固着することができるためである。

発明の効果

- [0054] 本発明により、基板1の一方の面の面積を、複数の回路素子と導電性突起9とで占領する電子部品において、実装後の外力に耐え得る構造とすることができた。

図面の簡単な説明

- [0055] [図1]本発明に係るネットワーク抵抗器の電極と抵抗体及びランドの位置関係を示す図である。ランド4a、4bは、後の工程を経てランドとなる領域の輪郭を図示している。
[図2]本発明に係る別のネットワーク抵抗器の電極と抵抗体及びランドの位置関係を示す図である。ランド4a、4bは、後の工程を経てランドとなる領域の輪郭を図示している。

[図3]本発明に係るネットワーク抵抗器を製造する過程を示す図である。

[図4]本発明に係る別のネットワーク抵抗器を製造する過程を示す図である。

[図5]本発明に係るネットワーク抵抗器における、(a)は通常のランドの縦断面概要図、(b)は面積の大きいランドの縦断面概要図を示す図である。

[図6]本発明に係るネットワーク抵抗器を回路板に実装した場合における、(a)は通常のランド及び導電性突起の縦断面概要図、(b)は面積の大きいランド及び導電性突起の縦断面概要図を示す図である。

[図7]本発明に係るネットワーク抵抗器における、(a)は通常のランドの縦断面概要図、(b)は面積の大きいランドの縦断面概要図、(c)は本発明に係るネットワーク抵抗器を回路板に実装した場合における、通常のランド及び導電性突起の縦断面概要図、(d)は本発明に係るネットワーク抵抗器を回路板に実装した場合における、面積の大きいランド及び導電性突起の縦断面概要図を示す図である。

[図8](a)は、本発明に係るネットワーク抵抗器に対し熱衝撃付与試験を実施する前

の基板長辺側の側面状態を示す概要図である。(b)は、熱衝撃付与試験の冷却時の基板長辺側の側面状態を示す概要図である。(c)は、熱衝撃付与試験の加熱時の基板長辺側の側面状態を示す概要図である。

[図9]本発明に係るランド4bの一部を隆起させて導電性ボールを保持する状態を示す図である。

[図10]従来のICチップの回路板への実装状態を示す概要図である。

符号の説明

- [0056]
1. 基板
 2. 電極
 - 2a. 個別電極
 - 2b. 共通電極
 3. 抵抗
 4. ランド
 - 4a. 通常のランド
 - 4b. 面積の大きいランド
 5. ガラス
 6. トリミング溝
 7. オーバーコート
 8. クリームハンダ
 9. 導電性突起
 10. ボール
 11. 固化したクリームハンダ
 12. 回路板
 13. 回路板のランド
 14. 突起状部材
 21. ICチップ
 22. 固化したクリームハンダ
 23. 回路板

発明を実施するための最良の形態

[0057] (本発明に係る第1のネットワーク抵抗器の製造)

アルミナセラミックからなる大型の基板1を用意する。当該大型の基板1の両面には縦横に分割用の溝が設けられており、かかる分割後の最小単位の基板1が一つのネットワーク抵抗器を構成する。その溝を有する大型の基板1面に多数の抵抗素子を形成していく過程を、図3を参照しながら以下に説明する。かかる図面では、前記最小単位の基板1(図1(a)に相当)について示している。

[0058] まず、図3(a)に示す基板1に対し、メタルグレーズ系のAg-Pd系導電ペーストをスクリーン印刷し、その後焼成して、その一部が抵抗素子の端子接続用ランドとなる個別電極2a及び共通電極2bを得る(図3(a))。同図のように、ランド4bが後に形成される左右端から2つの個別電極2a形状は、その形状(パターン)を、前記対となる他端の共通電極2bとの最短経路を結ぶ直線上を避けて抵抗体3が存在し得るものとして

いる。

[0059] 次に共通電極2bと個別電極2aとを一对の電極2とし、その双方に接触するよう、酸化ルテニウムとガラスフリットを主成分とするメタルグレーズ系抵抗体ペーストをスクリーン印刷し、その後焼成して抵抗体3を得る(図3(b))。これで抵抗素子が得られる。次に抵抗体3を覆うようにガラスペーストをスクリーン印刷し、その後焼成してガラス5を得る(図3(c))。同図のように、ランド4bが後に形成される個別電極2a、及びそれと対となる他端の共通電極2bとの間に形成される抵抗体3は、それら電極2間の最短経路を結ぶ直線上を避けて抵抗体3を形成されている。

[0060] 次に上記抵抗素子の抵抗値を所望の値にするため、レーザ照射により抵抗体3にトリミング溝6を形成して抵抗値を調整する工程を経る(図3(d))。このとき前記ガラス5は、抵抗体3全体の損傷を極力抑えるよう作用する。

[0061] 次にオーバーコート7にて抵抗素子全体を保護するため、エポキシ樹脂系ペーストをスクリーン印刷し、その後当該ペーストを加熱硬化させる(図3(e))。オーバーコート7を配する際には、上記個別電極2a及び共通電極2bにおける必要な部分であるランド4部分を露出させる。当該ランド4部分のうち、基板1の左右端から2つの位置にある個別電極2a及び共通電極2b上のランド4bを、ランド4aに対し約1.4倍とした。

尚、ランド4bにのみ導電性突起9が固着された場合、当該導電性突起9と平地とが接触した状態でネットワーク抵抗器が自立可能である。

[0062] 次にこれらのランド4部分に、市販のSn-Ag-Cu系合金からなるクリームハンダ8を各ランド4面積値に略相当する開口部を有するメタルマスクを用いたスクリーン印刷により配する(図3(f))。このとき、各々のランド4全域にクリームハンダ8が行き渡るようにし、ランド4面積に比例した量の固着部材としてのクリームハンダ8が、ランド4の各々に供給された。

[0063] そして市販のボール10搭載装置にて、導電性ボール10である市販の純銅のボール10(表面にSnめっきがコーティングされている)を上記クリームハンダ8部分に搭載する。

[0064] その後上記クリームハンダ8が溶融・固化する温度にて、抵抗素子及び純銅のボール10と共に基板1を所定時間保持する、いわゆるリフロー工程に供し、ランド4と純銅のボール10とを固着・接続させる。このとき、純銅のボール10の一部がクリームハンダ8と共に溶融・再固化することで、純銅を主体とした「導電性突起9」となる。また、純銅のボール10は前記クリームハンダ8の溶融段階で、各々のランド4の中央部に移動した。これは溶融したクリームハンダ8の表面張力による。

[0065] 以上の過程を経ることで、本発明の電子部品を得ることができる。その後基板1に設けられている分割用溝に沿って応力を付与して分割すると、個々の本発明に係る第1のネットワーク抵抗器を得ることができる。

[0066] (本発明に係る第2のネットワーク抵抗器の製造)

第2のネットワーク抵抗器は、本発明の電子部品において、ランド4bが、四角形等であること、及び／又はランド4bにおいて基板1の長辺方向寸法が、短辺方向寸法より大である電子部品の一例である。従って、図4に示す(a)乃至(f)の過程をこの順に、上述した本発明に係る第1のネットワーク抵抗器と略同様に製造される。上述の本発明に係る第1のネットワーク抵抗器の製造と異なる、又は追加する事項は次の通りである。図4(a)において、基板1の長辺方向に沿った個別電極膜2a寸法を短辺方向に沿った個別電極膜2a寸法より大きくしている。図4(e)において、オーバーコート膜7を配する際に露出させるランド4形状は、長方形の四隅に丸みを有する形状とし

た。

- [0067] 得られた上記第1及び第2のネットワーク抵抗器のランド4部分を観察した。図5(a)及び図7(a)は、ランド4aと導電性ボール10との固着状態を示している。図5(b)及び図7(b)は、ランド4bと導電性ボール10との固着状態を示している。図5(a)、(b)は、クリームハンダが導電性ボール10の略全域に付着している(ハンダが濡れている)状態のものである。図7(a)、(b)は、クリームハンダが導電性ボール10のランド4近辺のみに付着しているものの状態を示している。製造したネットワーク抵抗器には、図5(a)、(b)に示すもの、図7(a)、(b)に示すものの両者が観測された。
- [0068] 図5(a)、(b)及び図7(a)、(b)から、ランド4aに比べ、ランド4bに固着させる固化したクリームハンダ11量が多く、且つ純銅のボール10の周囲から支持する固化したクリームハンダ11がランド4bと固着する面積が、ランド4aのものに比べ大きかった。そしてランド4bに配置されたボール10が多量の固着部材により広範囲に支持されていたことがわかる。また図5(a)、(b)から、ランド4bに固着された導電性突起9は、ランド4aに固着された導電性突起9に比べ、約1.2倍の最大太さだったことがわかった。
- [0069] 図5(a)、(b)及び図7(a)、(b)の両者について略共通することは、ランド4bにおけるボール10の固着強度が、ランド4aにおけるボール10の固着強度に比べ、約40%向上したことである。当該固着強度測定方法は、ボール10単体を上記方法と同様の方法によりランド4へ固着させ、その固着状態から基板1面に沿ってボール10側面に、ボール10が剥がれるまで応力付与した場合の当該応力を測定した。図5(a)、(b)及び図7(a)、(b)の両者について固着強度が略共通することから、固着強度を決定する大きな要因は、導電性突起9の太さではなく、導電性ボール10とランド4との固着面積であることが推測できる。
- [0070] 更に、上記第1及び第2のネットワーク抵抗器を、ガラス繊維が混入されたエポキシ樹脂成型体である回路板(実装基板)12に表面実装した。実装の際には、当該回路板のランド13に上記クリームハンダと同一のクリームハンダをスクリーン印刷し、上記第1及び第2のネットワーク抵抗器の各導電性突起9を、回路板のランド13位置に搭載し、上記同様のリフロー工程に供した。すると図6又は図7(c)(d)に示す実装状態となった。その後、実装状態で繰り返しの熱衝撃を当該実装体に付与する試験(JIS

C 5201-1に準じ、熱衝撃付与の繰り返し回数を2000回とした)を実施したところ、長辺方向両端部(セラミック基板1の短辺側の両外端と近接する位置)の位置ずれに起因する上記「外力」が生じた。かかる外力は、図8に示すように回路板12が加熱・冷却により若干膨張(図8(c))・収縮(図8(b))することに起因するものである。ここで、図8(b)(c)における外端と近接する位置の2つの導電性突起9が、他の導電性突起9よりも大きな外力を受けているため変形が大きいことがわかる。

[0071] 試験の結果、本発明に係るネットワーク抵抗器は、外見上導電性突起9のランド4への固着状態に変化はなく、固着強度も変化が無かった。一方、全てのランド4を通常の面積(ランド4a)とした、本発明に係るものでないネットワーク抵抗器は、外見上導電性突起9のランド4への固着状態に若干の変形が見られた上、図1(a)のランド4bが配置されている位置に相当するランド4aから導電性突起9が剥離していた。このことは、基板1の長辺方向外端に近づくに従い、ランド4aと導電性突起9との固着部分に大きな応力が付与されていたと考えられる。

[0072] 上記第1及び第2のネットワーク抵抗器の製造の際には、ランド4の材料にメタルグレーズ系材料の焼成物を用いたが、それ以外の材料を用いることができるのは言うまでもない。例えば回路板12表面に配され、パターンニングされる銅箔材料や導電性接着剤等である。しかしながら本発明は、ランド4の材料にメタルグレーズ系材料又は導電性接着剤を用い、且つハンダを導電性ボール10との固着部材に用いる場合、特に有利である。その理由は、メタルグレーズ系材料又は導電性接着剤は、ハンダ濡れ性が一般に良好でないことから他のランド4材料を用いる場合よりも固着強度が低く、ランド4bの固着強度増大作用がより大きく貢献すると考えられるためである。ここで、ランド4材料としてのメタルグレーズ系材料又は導電性接着剤表面に、ハンダメッキを施さずにハンダからなる固着部材と固着する場合は、更にハンダ濡れ性が良好でなくなることから、ランド4bの固着強度増大作用が更に大きく貢献すると考えられる。

[0073] また上記第1及び第2のネットワーク抵抗器の製造では、ボール10に純銅のものをを用いている。しかし、これに代えてSn-3Ag-0.5Cuからなるハンダボールや、これと異なる組成のハンダボールを用いることができる。また、いわゆる樹脂コアボールも

用いることができる。

[0074] また図3、図4に示す上記第1及び第2のネットワーク抵抗器の製造過程は、図1(b)、図2(b)に示したネットワーク抵抗器についても同様に適用できることは言うまでもない。ここで、図1(b)、図2(b)の各要素の配置によるネットワーク抵抗器の利点は、前述のように熱集中の防止である。一方、図1(a)、図2(a)の配置によるネットワーク抵抗器の第1の利点は、図1(b)、図2(b)の場合に比べ、抵抗器外形寸法を若干小さくできる点である。第2の利点は、図1(b)、図2(b)の場合に比べ、面積の大きくないランド4aが形成される個別電極2b形状を単純化できる点である。そのことにより、かかる電極2bがスクリーン印刷等の厚膜形成される場合には、特にその形状ばらつきを低減でき、好適である。特に電子部品が小型化するに従い、有利である。

[0075] また、上記分割用の溝は基板1の両面に形成しているが、片面で足りる場合があることは言うまでもない。特にレーザースクライブにより溝形成する場合には、両面の溝位置を合わせることが困難であり、片面のみに溝形成することが、むしろ好ましい。

産業上の利用可能性

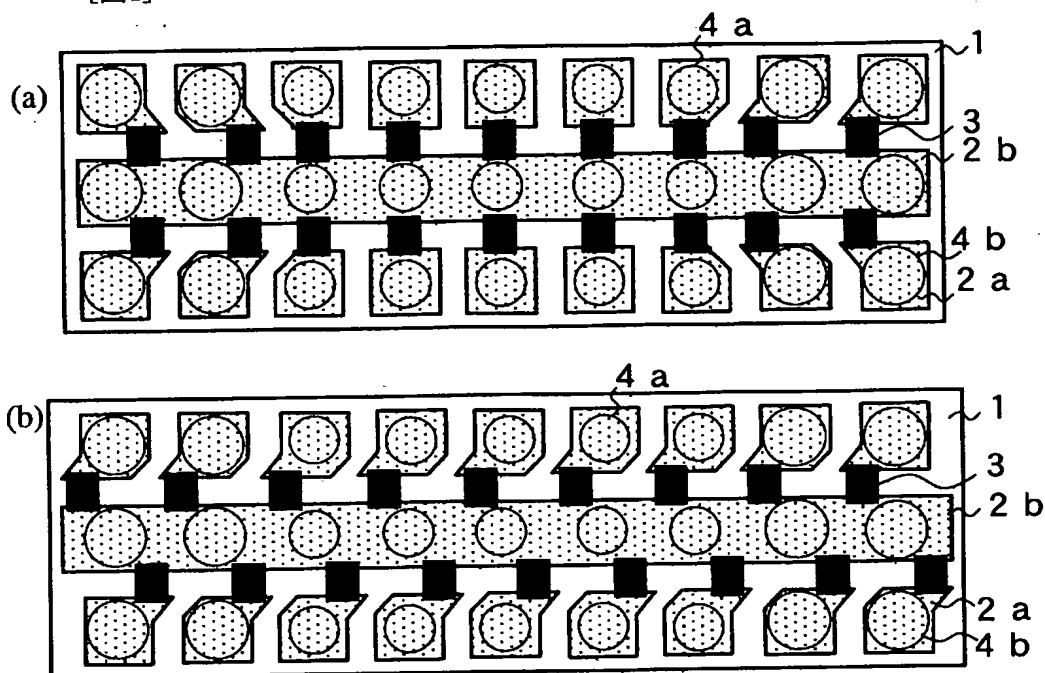
[0076] 本発明は、基板の一方の面に、複数の回路素子、及び導電性突起からなる当該回路素子の外部端子を有するネットワーク抵抗器等の電子部品関連産業における利用可能性がある。

請求の範囲

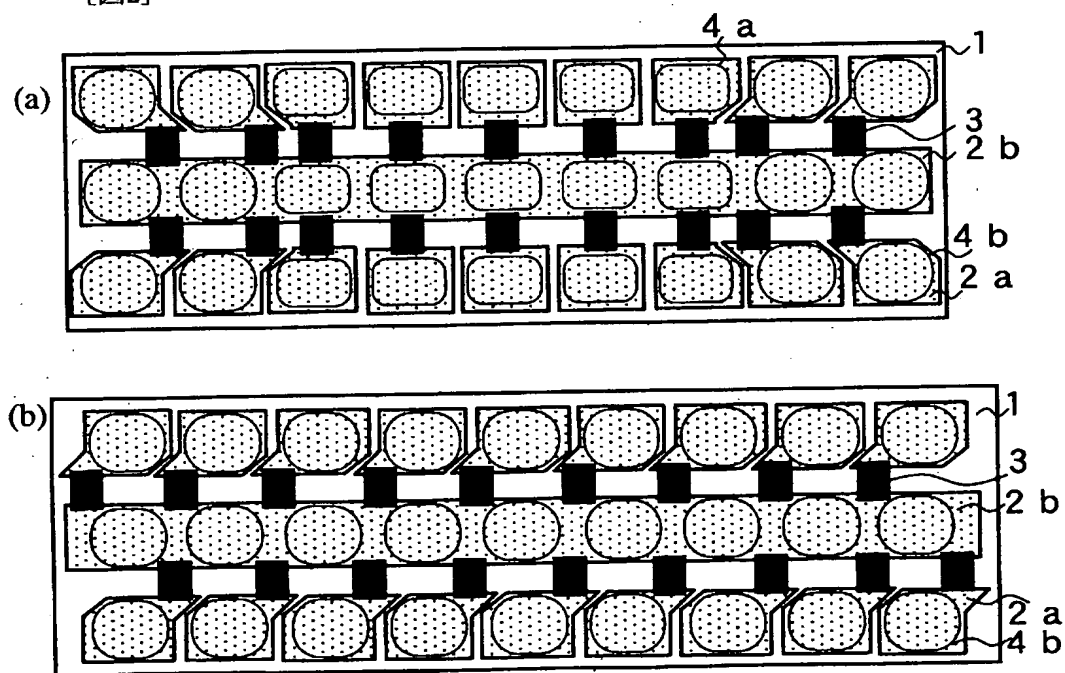
- [1] 基板の一方の面に、複数の回路素子、及び導電性突起からなる当該回路素子の外部端子を有する電子部品において、
- 単体の回路素子は、対となる電極と、当該電極に接触する抵抗体又は誘電体を構成要素とし、当該電極の一部をランドとして露出させつつ前記回路素子がオーバーコートにより被覆され、前記導電性突起は固着部材を含み、当該固着部材により前記ランドに固着され、前記ランドのうち少なくとも3つのランドが他のランドよりも面積が大きく、前記面積の大きいランドにのみ導電性突起が固着された場合に当該導電性突起と平地とが接触した状態で電子部品が自立可能であり、全ての導電性突起が実質的に同一寸法の導電性ボールとランド全面との固着で形成されることを特徴とする電子部品。
- [2] 面積の大きいランドが、基板外端と近接する位置にあることを特徴とする請求項1記載の電子部品。
- [3] 導電性ボールとランド全面とが、各々のランド面積値に略比例した量の固着部材にて固着されることを特徴とする請求項1又は2記載の電子部品。
- [4] 前記面積の大きいランドに固着された導電性突起は、基板面に沿った断面積最大値が、それ以外のランドに固着された導電性突起の基板面に沿った断面積最大値より大きいことを特徴とする請求項1乃至3のいずれかに記載の電子部品。
- [5] 面積の大きいランドから延在する電極と、抵抗体又は誘電体とが重なり合って接続される領域が、前記面積の大きいランドの中心と、前記対となる他端の電極との最短経路を結ぶ直線上を避けて存在することを特徴とする請求項1乃至4のいずれかに記載の電子部品。
- [6] 面積の大きいランドにおいて、基板の長辺方向寸法が短辺方向寸法よりも大であることを特徴とする請求項1乃至5のいずれかに記載の電子部品。
- [7] 面積の大きいランドが、四角形の基板の四隅に存在することを特徴とする請求項1乃至6のいずれかに記載の電子部品。
- [8] 面積の大きいランドが、長方形の基板の短辺側の両外端と近接する位置に存在することを特徴とする請求項1乃至7のいずれかに記載の電子部品。

- [9] 面積の大きいランドが、四角形、楕円形、四隅に丸みを有する四角形のいずれかであることを特徴とする請求項1乃至8のいずれかに記載の電子部品。
- [10] 面積の大きいランドの、基板の長辺方向寸法が、短辺方向寸法より大であることを特徴とする請求項1乃至9のいずれかに記載の電子部品。
- [11] 導電性突起が、鉛を実質的に含まないことを特徴とする請求項1乃至12のいずれかに記載の電子部品。
- [12] 導電性突起が、銅を主体とすることを特徴とする請求項11に記載の電子部品。
- [13] 電子部品を構成する各抵抗体又は誘電体が全て実質的に同一形状であり、且つ隣接する抵抗体又は誘電体間距離が実質的に同一であることを特徴とする請求項1乃至12のいずれかに記載の電子部品。
- [14] 面積の大きいランドがメタルグレース系材料からなり、当該ランド全面が固着部材で被覆されていることを特徴とする請求項1乃至13のいずれかに記載の電子部品。

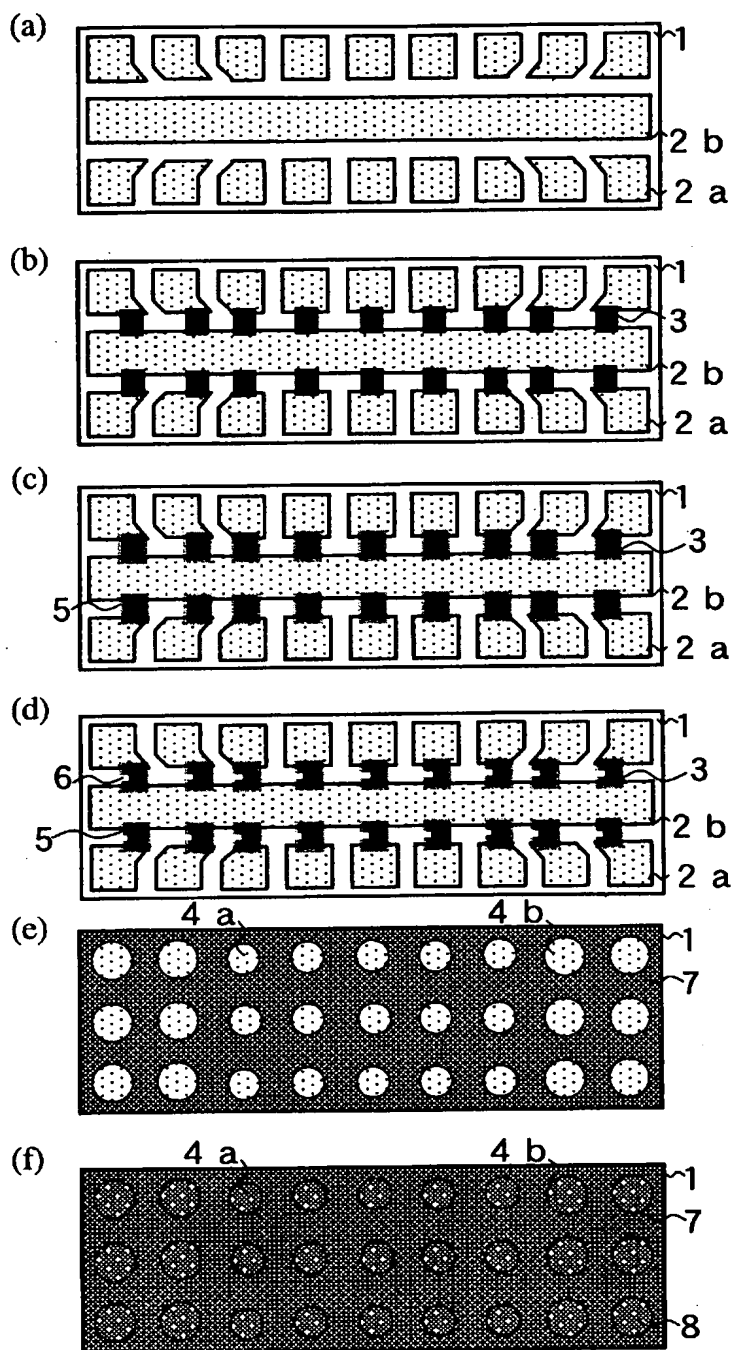
[図1]



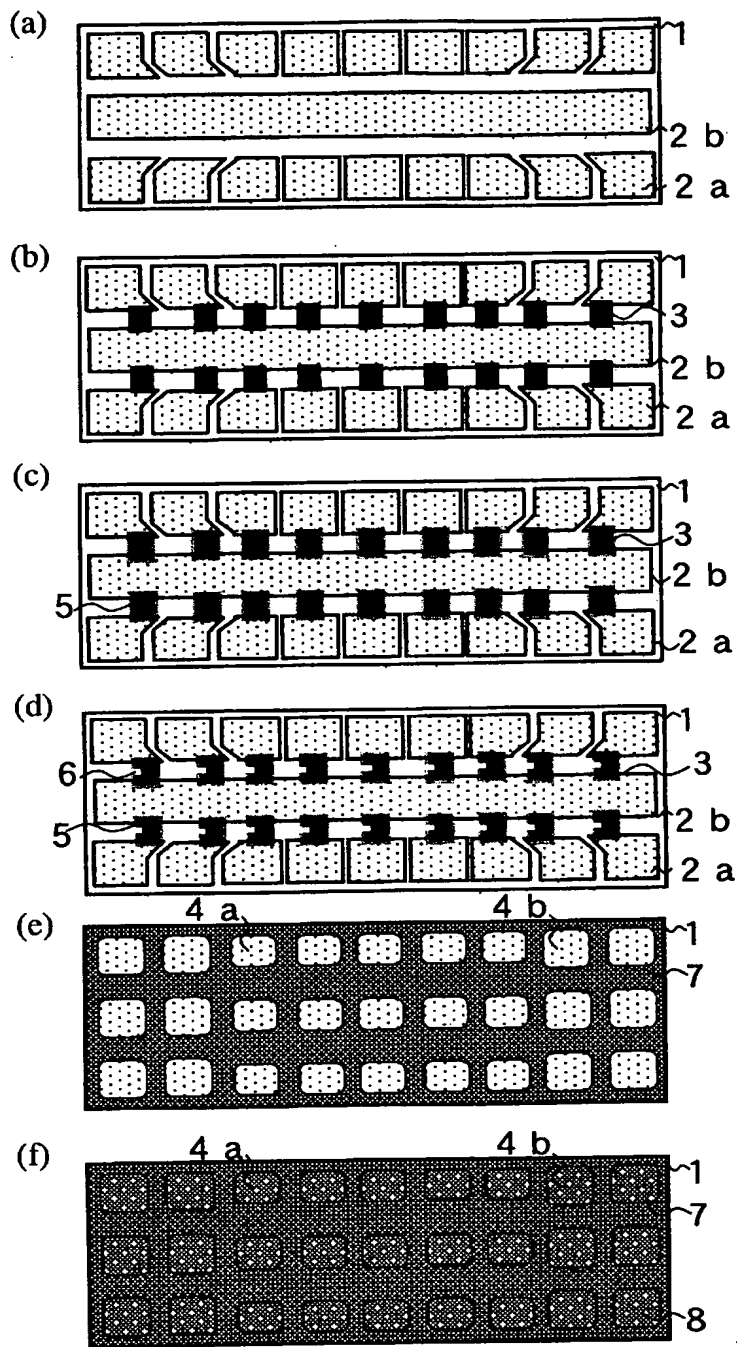
[図2]



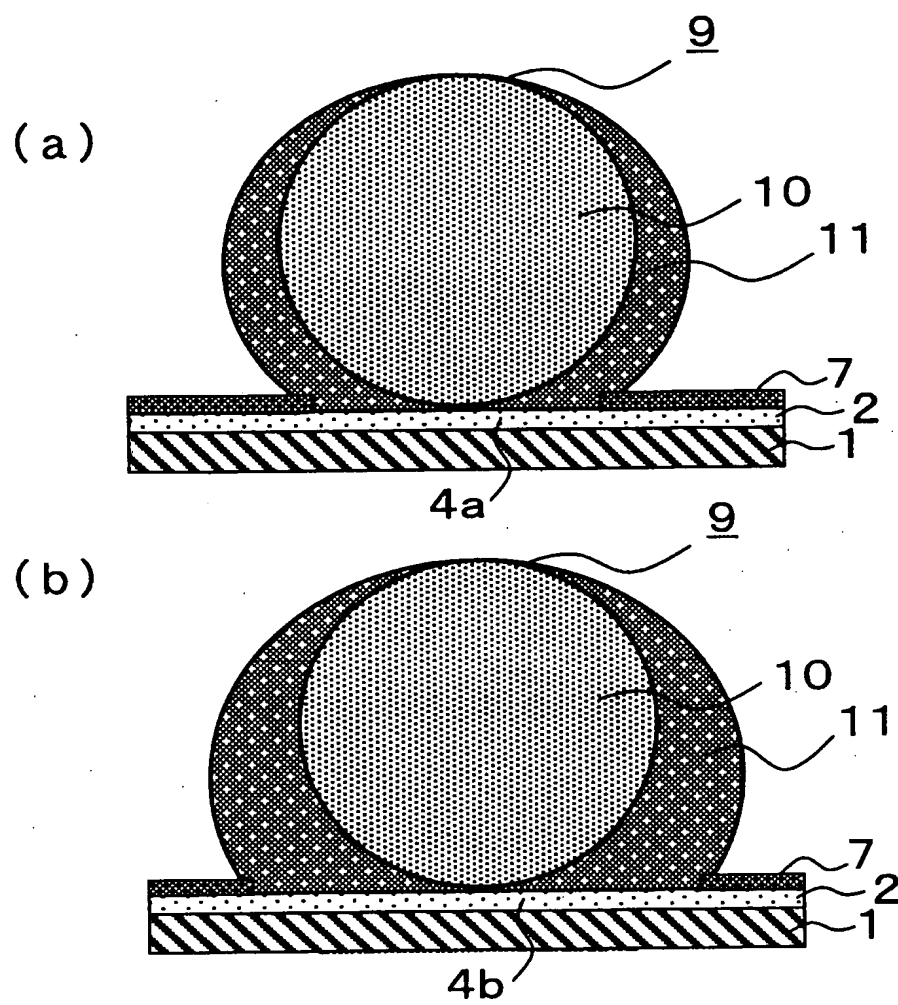
[図3]



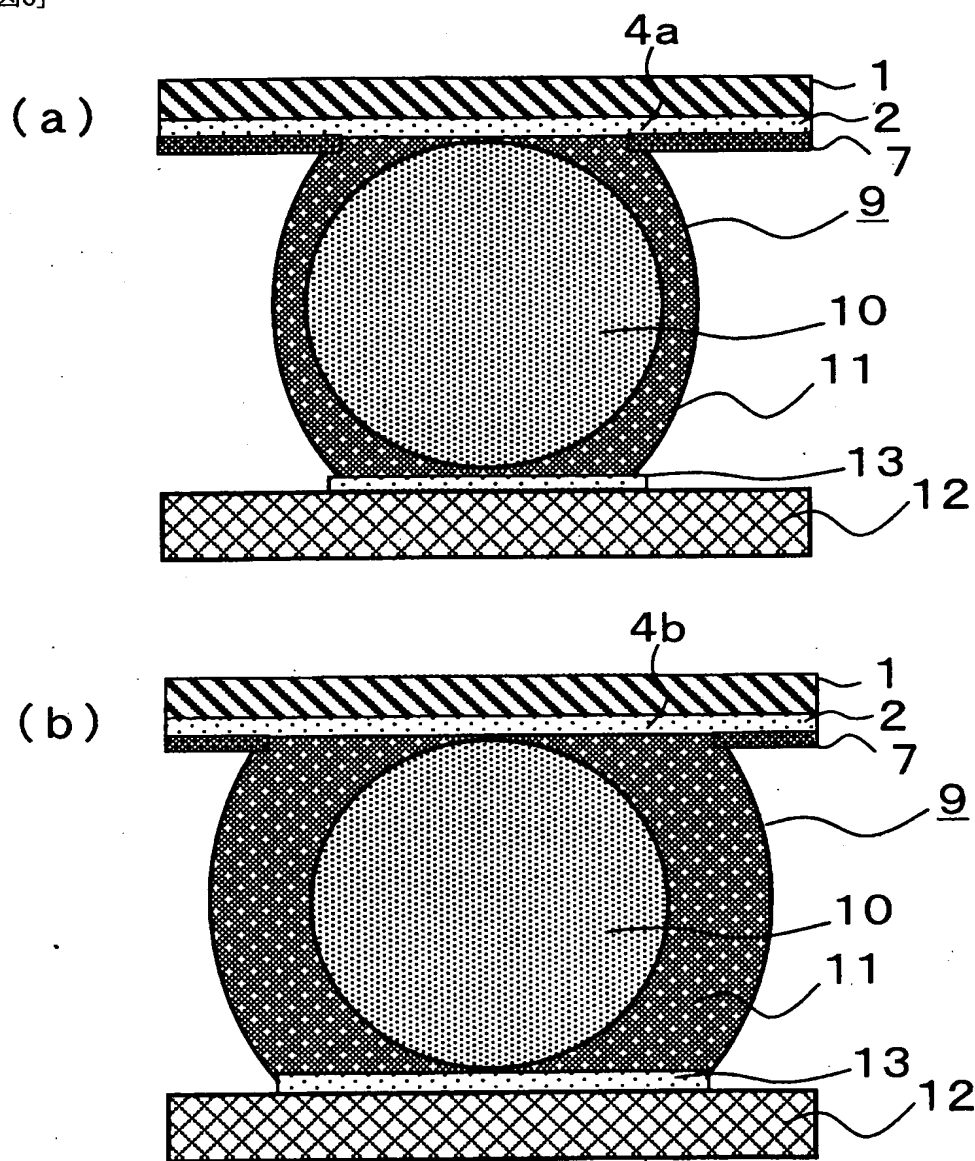
[図4]



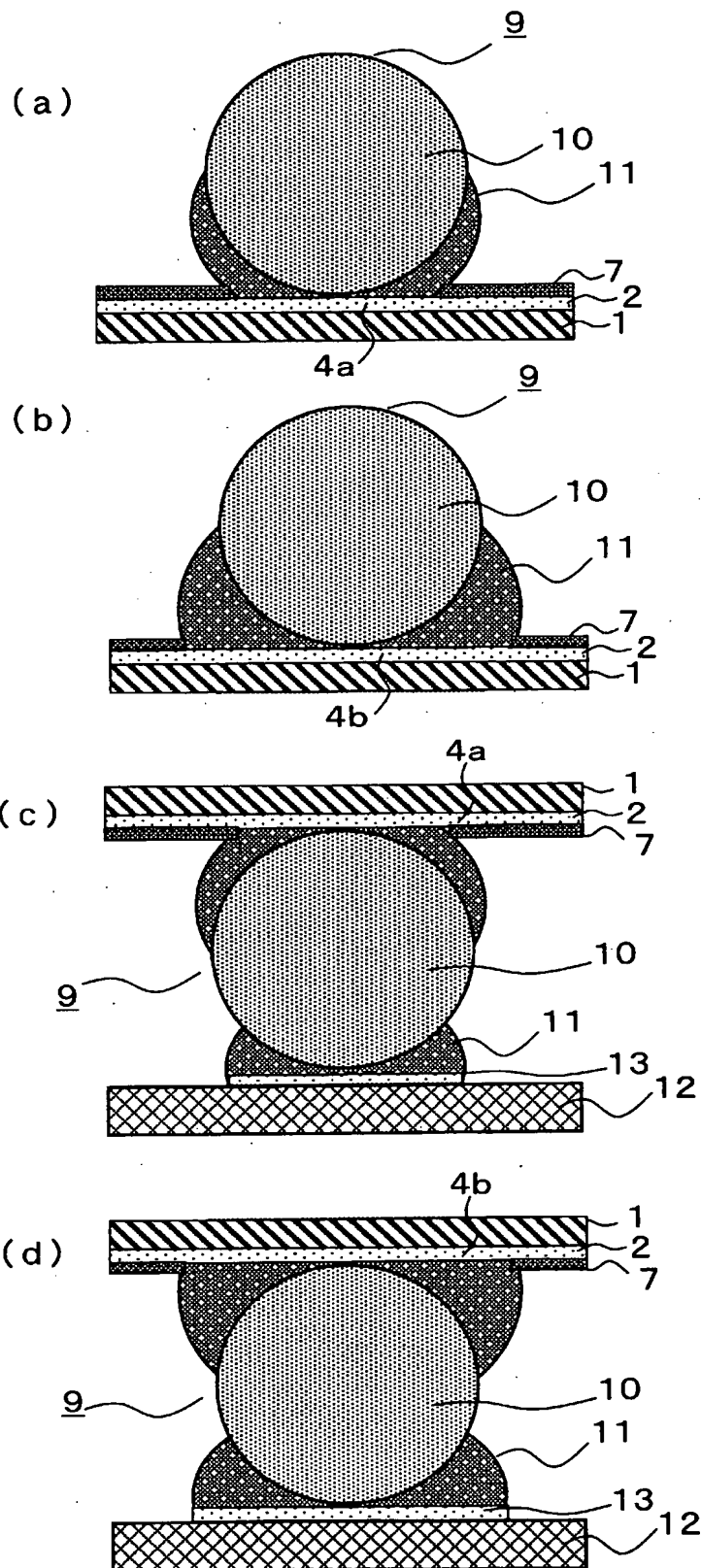
[図5]



[図6]

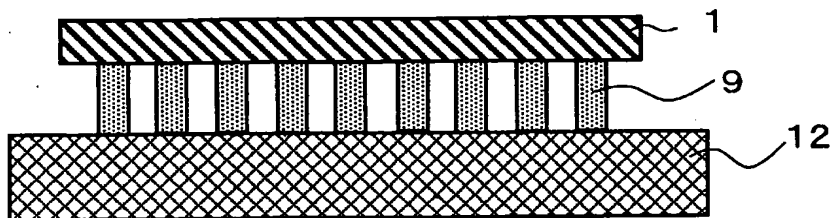


[図7]

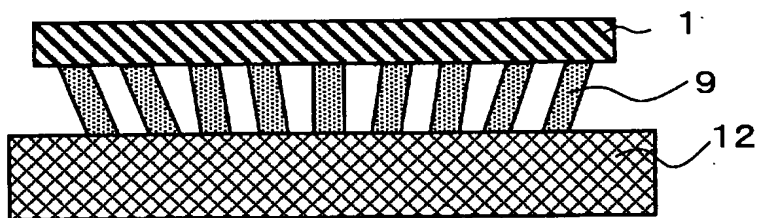


[図8]

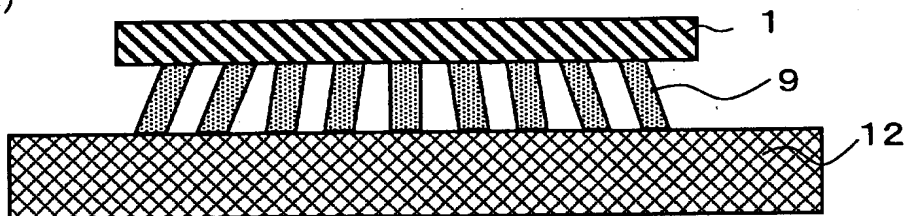
(a)



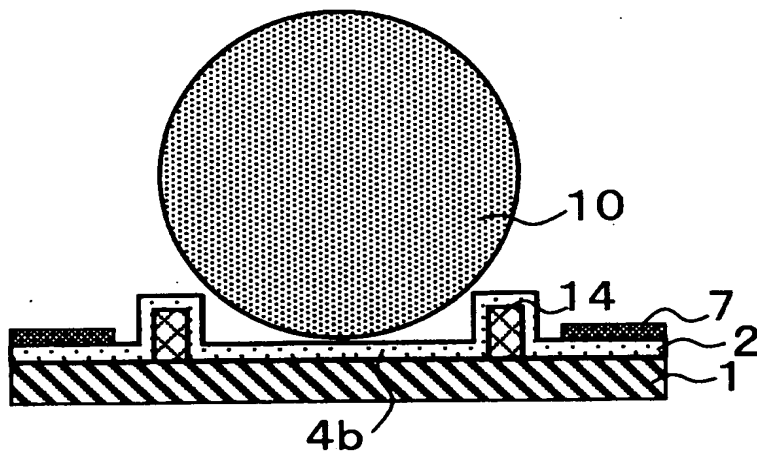
(b)



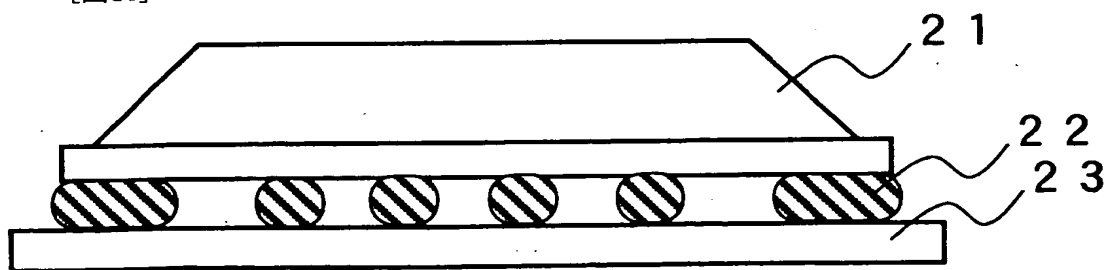
(c)



[図9]



[図10]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/000760

A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ H01C13/02		
According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED		
Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ H01C13/02		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2005 Kokai Jitsuyo Shinan Koho 1971-2005 Toroku Jitsuyo Shinan Koho 1994-2005		
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y A	JP 2000-77218 A (Matsushita Electric Industrial Co., Ltd.), 14 March, 2000 (14.03.00), Full text; all drawings (Family: none)	1-4,6-14 5
Y A	JP 8-139233 A (Matsushita Electric Industrial Co., Ltd.), 31 May, 1996 (31.05.96), Full text; all drawings (Family: none)	1-4,6-14 5
Y A	JP 2000-58709 A (NEC Corp.), 25 February, 2000 (25.02.00), Full text; all drawings & US 2001013653 A1	1-4,6-14 5
<input checked="" type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.		
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family		
Date of the actual completion of the international search 08 April, 2005 (08.04.05)		Date of mailing of the international search report 26 April, 2005 (26.04.05)
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer
Facsimile No.		Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/000760

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y A	JP 9-46045 A (Oki Electric Industry Co., Ltd.), 14 February, 1997 (14.02.97), Full text; all drawings (Family: none)	1-4, 6-14 5
Y	JP 7-22213 A (Matsushita Electric Industrial Co., Ltd.), 24 January, 1995 (24.01.95), Par. Nos. [0008], [0009] (Family: none)	14